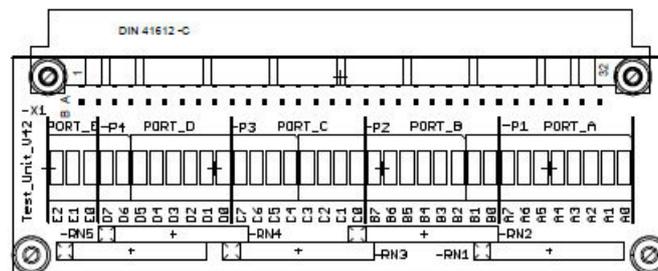


## Beschreibung der Test\_Unit\_V42

Die Leiterplatte ermöglicht ein Testbetrieb aller Portpins. Die **Test\_Unit** kann auch an die Leiterplatte **PIC\_Basis\_V42** (große Platine) gesteckt werden, dann ist eine Überwachung sämtlicher I/O- Pins möglich.

**Hinweis:** Setzt man die Bargraphanzeigen auf IC-Sockel (3x18polig, 1x16polig) können diese durch DIP-Schalter (gegen Masse) ersetzt werden, dann sind damit individuelle IO-Konfigurationen möglich.



## Aufbauhinweise:

Die Widerstandsnetzwerke **-RN1** bis **-RN5** sollten unbedingt auf SIL-Leisten gesetzt werden, damit ein Austausch zum Probieren möglich ist. Auf dem Foto sind die Bargraphanzeigen auf IC-Sockel gesetzt.

